

Ansteuervorrichtung für sicherheitskritische Komponenten und entsprechendes Verfahren

Die vorliegende Erfindung betrifft eine Ansteuervorrichtung zum Steuern oder Regeln einer sicherheitskritischen Komponente mit einer Schalteinrichtung, die einen ersten Schalter und einen zweiten, mit dem ersten in Reihe verbundenen Schalter zum Schalten der sicherheitskritischen Komponente aufweist, einer ersten Steuerungseinrichtung zur Aufnahme eines Eingangssignals und Ausgabe eines ersten Ansteuersignals und einer zweiten Steuerungseinrichtung zur Aufnahme des Eingangssignals und Ausgabe eines zweiten Ansteuersignals. Darüber hinaus betrifft die vorliegende Erfindung ein entsprechendes Verfahren zum Steuern oder Regeln einer sicherheitskritischen Komponente.

Bei vielen sicherheitstechnischen Anwendungen wird eine sehr geringe Reaktionszeit zur Verarbeitung einer NOTAUS-Anforderung benötigt. Obwohl die heutigen modernen Sicherheitsgeräte in der Regel Mikrocontroller benutzen und deshalb interne Funktionen sehr schnell abgearbeitet werden können, müssen wegen Burst- und HF-Störungen Filteralgorithmen verwendet werden, um eine maximale Verfügbarkeit zu erzielen. Weitere Randeffekte wie die Kompensation der Kabelkapazität und dynamische Eingangsprüfung führen letztlich zu relativ langen Auswertezyklen.

Ein weiteres Problem stellt die Tatsache dar, dass in Sicherheitsgeräten ab der Kategorie SIL3 bezogen auf die europäische Norm IEC 615 08 immer zwei Controller aus Gründen der Hardwareredundanz und Fehlertoleranz eingesetzt werden müssen.

Seitens des Anmelders wurde dieses Problem dadurch gelöst, dass bei Sicherheitsgeräten zwei von der Hardware identische

2

Controller mit identischer Firmware eingesetzt werden. Um systematische Fehler erkennen zu können, wird ein „Master-Slave-Prinzip“ angewandt. Dies bedeutet, dass jeweils einer der Controller für kurze Zeit der Master und der andere der Slave ist. Die beiden Controller tauschen diesen Status nach einer festgelegten Zeit. Einer der Controller wird üblicherweise zum Ansteuern bestimmter Schalter beispielsweise eines Lastkreises einer elektrischen Maschine verwendet, wogegen der andere Controller zum Überwachen der Schaltzustände dieser Schalter eingesetzt wird und seinerseits andere Schalter von anderen Komponenten ansteuert.

Derjenige Controller, der sich im Mastermodus befindet, liest sämtliche Eingänge ein und legt die Ausgangszustände der Schalter fest, mit denen er verbunden ist beziehungsweise die ihm zugeordnet sind. Wichtige Zustände wie Anforderungen werden mit dem Slave abgeglichen und interne Tests werden durchgeführt.

Eine NOTAUS-Anforderung wird zunächst von dem Controller im Mastermodus registriert. Dabei besteht der Nachteil, dass diejenigen Ausgänge, die von dem Controller im Slavemodus angesteuert werden, erst dann abgeschaltet werden können, wenn die NOTAUS-Anforderung von dem Master an den Slave übermittelt worden ist. Diejenigen Ausgänge, die unmittelbar vom Master angesteuert werden, können verhältnismäßig rasch abgeschaltet werden. Somit ist die Reaktionszeit zum Abschalten der angesteuerten Komponenten abhängig davon, welcher Controller die Anforderung zuerst erhält und ob der gewünschte Ausgang auch von diesem Controller abgeschaltet werden kann.

Mit dem geschilderten Schaltungsaufbau konnten bislang Anforderungszeiten nicht unter 45 ms erreicht werden. Durch entsprechend schnellere Hardware ließe sich die Anforderungszeit noch bis auf 35 ms reduzieren. Dies ist jedoch für kritische Anforderungen wie Pressensteuerungen nicht hinreichend.

3

Die Aufgabe der vorliegenden Erfindung besteht somit darin, eine Ansteuervorrichtung und ein entsprechendes Verfahren zum Steuern oder Regeln einer sicherheitskritischen Komponente mit durchschnittlich verkürzter Reaktionszeit vorzuschlagen.

Erfindungsgemäß wird diese Aufgabe gelöst durch eine Ansteuervorrichtung zum Steuern oder Regeln einer sicherheitskritischen Komponente mit einer Schalteinrichtung, die einen ersten Schalter und einen zweiten, mit dem ersten in Reihe verbundenen Schalter zum Schalten der sicherheitskritischen Komponente aufweist, einer ersten Steuerungseinrichtung zur Aufnahme eines Eingangssignals und Ausgabe eines ersten Ansteuersignals und einer zweiten Steuerungseinrichtung zur Aufnahme des Eingangssignals und Ausgabe eines zweiten Ansteuersignals, wobei der erste Schalter der Schalteinrichtung von der ersten Steuerungseinrichtung und der zweite Schalter der Schalteinrichtung von der zweiten Steuereinrichtung ansteuerbar sind.

Ferner wird erfindungsgemäß bereitgestellt ein Verfahren zum Steuern oder Regeln einer sicherheitskritischen Komponente durch Bereitstellen einer Schalteinrichtung, die einen ersten Schalter und einen zweiten, mit dem ersten in Reihe verbundenen Schalter zum Schalten der sicherheitskritischen Komponente aufweist, Bereitstellen einer ersten Steuerungseinrichtung, die mit dem Schalter verbunden ist, und einer zweiten Steuerungseinrichtung, die mit dem zweiten Schalter verbunden ist, Aufnehmen eines Eingangssignals und Ausgeben eines ersten Ansteuersignals von der ersten Steuerungseinrichtung an den ersten Schalter der Schalteinrichtung auf der Basis des Eingangssignals, wobei auf der Basis des Eingangssignals ein zweites Ansteuersignal von der zweiten Steuerungseinrichtung an den zweiten Schalter der Schalteinrichtung ausgegeben wird.

Der Erfindung liegt der Gedanke zugrunde, dass der Ausgang abgeschaltet werden soll, unabhängig davon, welcher der

Schalter zuerst abgesteuert wird. Dadurch, dass nun beide Controller beziehungsweise Steuerungseinrichtungen die Reihenschaltung aus den beiden Schaltern ansteuern und somit eine UND-Verknüpfung der Ausgänge der Controller gegeben ist, wird der Ausgang an der Schalteinrichtung auf alle Fälle mit der geringeren Reaktionszeit der beiden Controller abgeschaltet.

Ein positiver Nebeneffekt dieses zeitversetzten Schaltens ist, dass ein gleichzeitiges Verschweißen der beiden Schalter, z. B. Schütze, ausgeschlossen werden kann. Die NOTAUS-Funktion ist damit auch nach dem Verschweißen eines der Kontakte der Schalter noch gewährleistet.

Das zeitversetzte Abschalten der Schalter hat weiterhin den Vorteil, dass für beide Schalter ungefähr gleiche Lebensdauern zu erwarten sind. Dies liegt daran, dass im statistischen Mittel jeder Schalter ebenso häufig im stromfreien wie im bestromten Zustand abgeschaltet wird.

Vorzugsweise wird der erste und zweite Schalter in der Schalteinrichtung jeweils durch ein Relais oder einen Schütz realisiert. Alternativ kann der erste und zweite Schalter aber auch als Halbleiterschalter ausgelegt sein oder einen Optokoppler umfassen.

Der erste und zweite Schalter können zeitversetzt zueinander angesteuert werden. Ferner können die erste und zweite Steuerungseinrichtung nach dem Master-Slave-Prinzip arbeiten, wodurch sich ein definierter Zeitversatz ergibt. Speziell entsteht dann der Zeitversatz durch die Zeitdauer, die der Master benötigt, um den Slave von einem Ereignis in Kenntnis zu setzen.

Vorteilhafterweise wird eine elektrische Maschine mit einem Lastkreis mit der genannten, erfindungsgemäßen Ansteuervorrichtung ausgestattet. Dabei kann die Ansteuervorrichtung

insbesondere für die Sicherheitsabschaltung beziehungsweise NOTAUS-Steuerung verwendet werden.

Die vorliegende Erfindung wird nun anhand der beigefügten Zeichnungen näher erläutert, in denen zeigen:

FIG 1 ein Schaltungsdiagramm einer erfindungsgemäßen Ansteuervorrichtung; und

FIG 2 ein Zeitsignaldiagramm der Ansteuervorrichtung von FIG 1.

Die nachfolgend geschilderten Ausführungsbeispiele stellen bevorzugte Ausführungsformen der vorliegenden Erfindung dar. In dem Schaltungsdiagramm gemäß FIG 1 dienen zwei Schütze S1 und S2, die in Reihe miteinander verbunden sind, zum Schalten eines nicht dargestellten Lastkreises einer elektrischen Maschine über die Klemmen K1 und K2. Zur Ansteuerung der beiden Schütze S1 und S2 dienen zwei Steuerungseinrichtungen beziehungsweise Controller C1 und C2. Die Ausgangssignale der Controller C1 und C2 werden von jeweiligen Ausgangseinheiten Y1 und Y2 in entsprechende Bewegungen der Schütze S1 und S2 umgesetzt. Von einer Eingabeeinheit X, die beispielsweise als NOTAUS-Schalter realisiert sein kann, erhalten die beiden Controller C1 und C2 ihr Eingangssignal. Dieses Eingangssignal wird am Eingang X von den Controllern C1 und C2 durch jeweilige Taktsignale T1 und T2 abgefragt.

FIG 2 zeigt hierzu ein Signalverlaufdiagramm beziehungsweise Zustandsdiagramm der einzelnen Komponenten. Zum Zeitpunkt t_0 wird der NOTAUS-Schalter am Eingang X gedrückt. Zu diesem Zeitpunkt liest der Controller C1 den Eingang X. Nach einer gewissen Reaktionszeit wird die Ausgangseinheit Y1 zum Zeitpunkt t_1 abgeschaltet. Da der Controller C2 zum Zeitpunkt t_0 nicht aktiv war, muss er erst vom Controller C1 über das Drücken des NOTAUS-Schalters informiert werden, um die Ausgangseinheit Y2 abzuschalten. Daher beträgt die Reaktionszeit ent-

sprechend länger und die Ausgangseinheit Y2 wird erst zum Zeitpunkt t2 abgeschaltet.

Bei einer konkreten Realisierung kann die erfindungsgemäße Ansteuervorrichtung in einem Sicherheitsgerät, beispielsweise der Modellreihe 3TK2845 des Anmelders, mit zwei potentialfreien Relaisausgängen, die in Reihe geschaltet sind, eingesetzt werden. Typischerweise beträgt die Reaktionszeit des Masters auf eine NOTAUS-Anforderung bis zum 8 ms. Die Zeit zur Übermittlung der NOTAUS-Anforderung vom Master zum Slave kann bis zu 15 ms betragen. Die Abfallzeit des Relais beträgt im vorliegenden Beispiel maximal 12 ms. Bei der Standardbeschaltung gemäß dem Stand der Technik, bei der eine Serienschaltung von Relais lediglich mit Hilfe eines Controllers angesteuert wird, würde die Reaktionszeit bis zum 8 ms + 15 ms + 12 ms = 35 ms betragen. Bei der erfindungsgemäßen Beschaltung mit sogenanntem „kaskadiertem Ausgang“ würde die Reaktionszeit höchstens 8 ms + 12 ms + 20 ms betragen, da jeder Controller C1, C2 eines der Relais beziehungsweise einen der Schütze S1, S2 schaltet und damit zum Abschalten des Lastkreises die Übermittlung der NOTAUS-Anforderung an den Slave nicht mehr notwendig ist. Damit werden die Anforderungen auch an sehr zeitkritische Anwendungen erfüllt. Durch die erfindungsgemäße Ansteuerung der in Form einer logischen UND-Verknüpfung verschalteten Relais beziehungsweise Schütze S1, S2 der Schaltungseinrichtung können die bislang eingesetzten Geräte weiterhin verwendet werden, ohne dass Änderungen in Hard- oder Firmware für eine Sicherheitsabschaltung notwendig sind.

Patentansprüche

1. Ansteuervorrichtung zum Steuern oder Regeln einer sicherheitskritischen Komponente mit
 - einer Schalteinrichtung, die einen ersten Schalter (S1) und einen zweiten, mit dem ersten in Reihe verbundenen Schalter (S2) zum Schalten der sicherheitskritischen Komponente aufweist,
 - einer ersten Steuerungseinrichtung (C1) zur Aufnahme eines Eingangssignals und Ausgabe eines ersten Ansteuersignals und
 - einer zweiten Steuerungseinrichtung (C2) zur Aufnahme des Eingangssignals und Ausgabe eines zweiten Ansteuersignals,

d a d u r c h g e k e n n z e i c h n e t , d a s s

 - der erste Schalter (S1) der Schalteinrichtung von der ersten Steuerungseinrichtung (C1) und der zweite Schalter (S2) der Schalteinrichtung von der zweiten Steuerungseinrichtung (C2) ansteuerbar sind.
2. Ansteuervorrichtung nach Anspruch 1, wobei der erste und zweite Schalter jeweils ein Relais oder ein Schütz ist.
3. Ansteuervorrichtung nach Anspruch 1, wobei der erste und zweite Schalter jeweils ein Halbleiterschalter ist.
4. Ansteuervorrichtung nach Anspruch 1, wobei der erste und zweite Schalter jeweils einen Optokoppler umfasst.
5. Ansteuervorrichtung nach einem der vorhergehenden Ansprüche, wobei der erste Schalter (S1) und der zweite Schalter (S2) mit Zeitversatz zueinander ansteuerbar sind und die erste und zweite Steuerungseinrichtung nach dem Master/Slave-Prinzip arbeiten.

6. Elektrische Maschine mit einem Lastkreis und einer Ansteuervorrichtung nach einem der vorhergehenden Ansprüche.
7. Elektrische Maschine nach Anspruch 6 mit weiterhin einem Not-Aus-Schalter (X) zum Liefern des Eingangssignals.
8. Verfahren zum Steuern oder Regeln einer sicherheitskritischen Komponente durch
 - Bereitstellen einer Schalteinrichtung, die einen ersten Schalter (S1) und einen zweiten, mit dem ersten in Reihe verbundenen Schalter (S2) zum Schalten der sicherheitskritischen Komponente aufweist,
 - Bereitstellen einer ersten Steuerungseinrichtung (C1), die mit dem Schalter (S1) verbunden ist, und einer zweiten Steuerungseinrichtung (C2), die mit dem zweiten Schalter (S2) verbunden ist,
 - Aufnehmen eines Eingangssignals,
 - Ausgeben eines ersten Ansteuersignals von der ersten Steuerungseinrichtung (C1) an den ersten Schalter (S1) der Schalteinrichtung auf der Basis des Eingangssignals und
 - Ausgeben eines zweiten Ansteuersignals von der zweiten Steuerungseinrichtung (C2) an den zweiten Schalter (S2) der Schalteinrichtung auf der Basis des Eingangssignals.
9. Verfahren nach Anspruch 8, wobei das erste und zweite Ansteuersignal zeitversetzt zueinander ausgegeben werden.
10. Verfahren nach Anspruch 9, wobei das erste und das zweite Ansteuersignal in einem Master/Slave-Prozess in Abhängigkeit von dem Eingangssignal erzeugt werden, wodurch sich der definierte Zeitversatz ergibt.

11. Verfahren nach Anspruch 8, 9 oder 10, wobei mit der Schalteinrichtung ein Lastkreis einer elektrischen Maschine geschaltet wird.
12. Verfahren nach einem der Ansprüche 8 bis 11, wobei das Eingangssignal von einem Not-Aus-Schalter (X) geliefert wird.

FIG 1

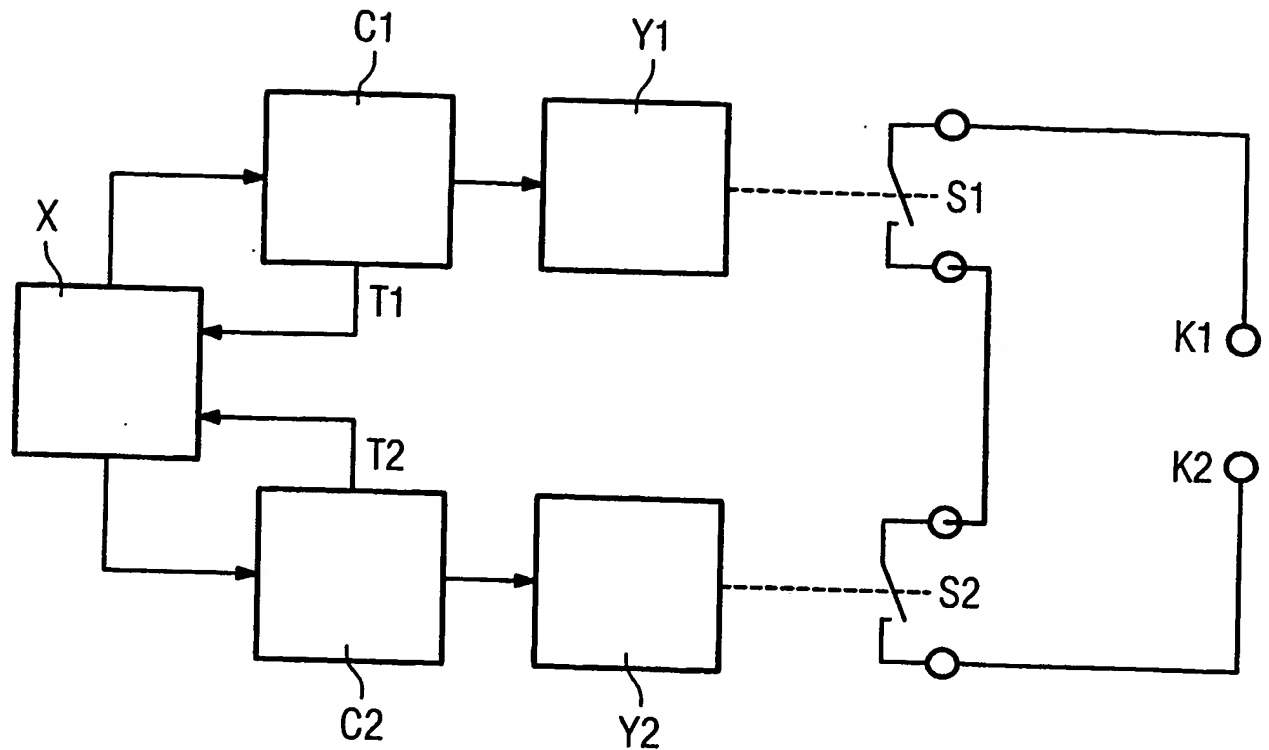
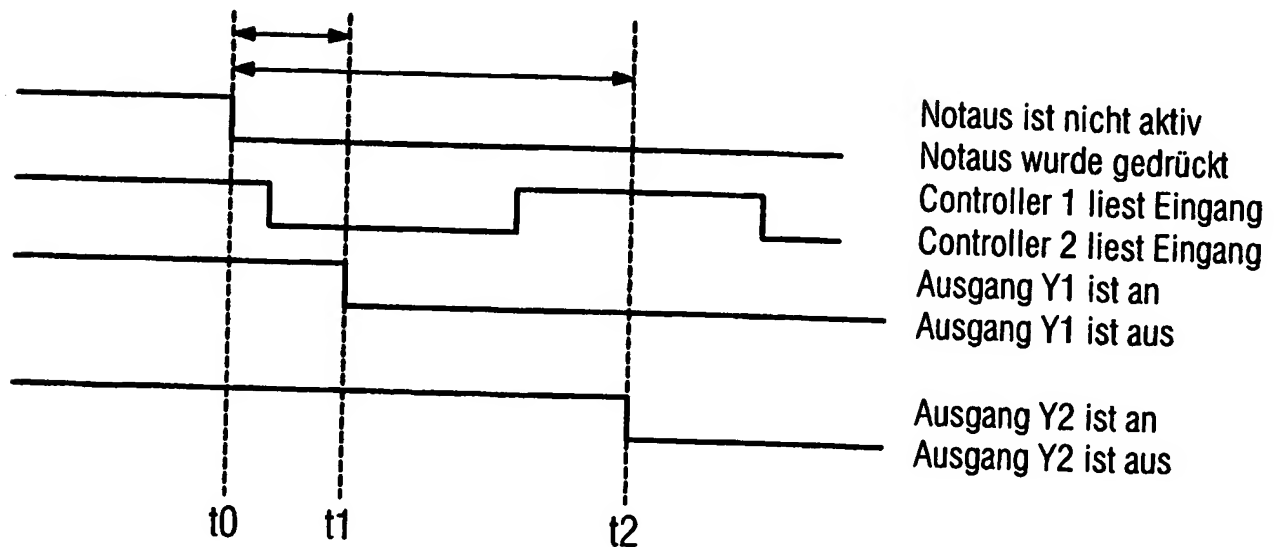


FIG 2



INTERNATIONAL SEARCH REPORT

International Application No
PCT/EP2004/003874

A. CLASSIFICATION OF SUBJECT MATTER

IPC 7 H01H47/00

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

IPC 7 H01H

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

EPO-Internal

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	DE 100 09 707 A (PILZ GMBH & CO) 6 September 2001 (2001-09-06) column 4, line 36 -column 5, line 5; figure 1	1-3,6-8, 11,12
X	--- "NOT-AUS-SCHALTGERAETE, SCHUTZTUERWAECHTER" ANNOUNCEMENT PILZ NSG-D-1-051-07/00, XX, XX, July 2000 (2000-07), pages 1-4, XP000961973 the whole document	1-3,6-8, 11,12
X A	--- DE 44 09 541 A (LEON HELMA CHRISTINA) 21 September 1995 (1995-09-21) column 2, line 30 -column 3, line 18; figure 2 -----	1-3,6,8, 9,11 5

☐ Further documents are listed in the continuation of box C.

☒ Patent family members are listed in annex.

* Special categories of cited documents :

A document defining the general state of the art which is not considered to be of particular relevance

E earlier document but published on or after the international filing date

L document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

O document referring to an oral disclosure, use, exhibition or other means

P document published prior to the international filing date but later than the priority date claimed

T later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

X document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

Y document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.

& document member of the same patent family

Date of the actual completion of the international search

9 June 2004

Date of mailing of the international search report

17/06/2004

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Authorized officer

Ramírez Fueyo, M

INTERNATIONAL SEARCH REPORT

International Application No
PCT/EP2004/003874

Patent document cited in search report		Publication date	Patent family member(s)	Publication date
DE 10009707	A	06-09-2001	DE 10009707 A1	06-09-2001
			AT 250804 T	15-10-2003
			AU 3377101 A	12-09-2001
			DE 50100684 D1	30-10-2003
			WO 0165577 A1	07-09-2001
			EP 1259969 A1	27-11-2002
			JP 2003526879 T	09-09-2003
			US 2003057069 A1	27-03-2003
DE 4409541	A	21-09-1995	DE 4409541 A1	21-09-1995

INTERNATIONALER RECHERCHENBERICHT

Internationales Aktenzeichen
PCT/EP2004/003874

A. KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES
IPK 7 H01H47/00

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

B. RECHERCHIERTE GEBIETE

Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)
IPK 7 H01H

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)
EPO-Internal

C. ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Beitr. Anspruch Nr.
X	DE 100 09 707 A (PILZ GMBH & CO) 6. September 2001 (2001-09-06) Spalte 4, Zeile 36 - Spalte 5, Zeile 5; Abbildung 1	1-3, 6-8, 11, 12
X	--- "NOT-AUS-SCHALTGERÄTE, SCHUTZTÜRWAECHTER" ANNOUNCEMENT PILZ NSG-D-1-051-07/00, XX, XX, Juli 2000 (2000-07), Seiten 1-4, XP000961973 das ganze Dokument	1-3, 6-8, 11, 12
X A	DE 44 09 541 A (LEON HELMA CHRISTINA) 21. September 1995 (1995-09-21) Spalte 2, Zeile 30 - Spalte 3, Zeile 18; Abbildung 2 -----	1-3, 6, 8, 9, 11 5

☐ Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen

☒ Siehe Anhang Patentfamilie

* Besondere Kategorien von angegebenen Veröffentlichungen :

A Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist

E älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist

L Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)

O Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht

P Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist

T Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist

X Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden

Y Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist

G Veröffentlichung, die Mitglied derselben Patentfamilie ist

Datum des Abschlusses der internationalen Recherche

9. Juni 2004

Absenddatum des internationalen Recherchenberichts

17/06/2004

Name und Postanschrift der Internationalen Recherchenbehörde
Europäisches Patentamt, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Bevollmächtigter Bediensteter

Ramírez Fueyo, M

INTERNATIONALER RECHERCHENBERICHT

Internationales Aktenzeichen

PCT/EP2004/003874

PCI/EP2004/003874

Im Recherchenbericht angeführtes Patentdokument		Datum der Veröffentlichung	Mitglied(er) der Patentfamilie		Datum der Veröffentlichung
DE 10009707	A	06-09-2001	DE	10009707 A1	06-09-2001
			AT	250804 T	15-10-2003
			AU	3377101 A	12-09-2001
			DE	50100684 D1	30-10-2003
			WO	0165577 A1	07-09-2001
			EP	1259969 A1	27-11-2002
			JP	2003526879 T	09-09-2003
			US	2003057069 A1	27-03-2003
DE 4409541	A	21-09-1995	DE	4409541 A1	21-09-1995